1. En un virtualizador completo tipo 1 (bare metal), el host le presenta a los sistemas guests los drivers de los dispositivos físicos.   
     
   Si con host hacemos referencia al hipervisor, o al sistema de gestión de las VM, podemos decir que esto es verdadero. Es el hipervisor el encargado de tener los drivers de los dispositivos físicos, ya que es él el que está en contacto directo con el hardware.  
     
   La desventaja que esto presenta es que los hipervisores de tipo 1 vienen con drivers limitados. Deben desarollarse drivers adecuados para cada dispositivo, que funcionen dentro del hipervisor.
2. En el diseño de un sistema RAID, manteniendo el costo constante, solo se puede variar la capacidad.  
     
   ¿Falso? Para aumentar la capacidad de dicho sistema RAID, debería conseguir más discos, o discos más grandes. Esto implica un costo, porque los discos son un producto, y el dinero se cambia por productos o servicios.
3. Ante igualdad de condiciones de hardware, la performance de un file system por i-nodos es mayor que la de uno tipo FAT, cuando lo que se pretende es hacer es una operación de lectura secuencial de un archivo grande.   
     
   Falso. Mientras más grande sea un archivo, más niveles de indirección tendrá el i-nodo. Cada nivel de indirección aumenta los accesos a disco. Por ejemplo, en indirección sencilla, tenemos tres accesos a discos hasta llegar al dato. Cuatro accesos para indirección doble, y cinco accesos para indirección triple. Esto es muy costoso.  
     
   En cambio, utilizando FAT, simplemente tenemos que recorrer la lista enlazada de punteros hasta llegar al EOF. La cantidad de accesos a disco que se realiza es igual a la cantidad de bloques lógicos que tenga asignado el archivo.
4. En un sistema con administración de memoria mediante segmentación paginada, al eliminarse un segmento, la memoria liberada queda fragmentada, y por ende, solo usable por segmentos de tamaño igual o menor que el liberado.  
     
   Falso. Al eliminarse el segmento, simplemente se liberan las páginas y frames que el mismo estaba usando, quedando a disposición de otros programas, los cuales pueden tener segmentos de tamaño incluso mayor al que fue liberado.   
     
   Esto es porque se hace uso de la técnica de paginación, por lo que, incluso aunque la memoria está llena, podemos solicitar paginación bajo demanda, es decir: hacer uso de la memoria virtual. Si la memoria está llena, y se elimina un segmento, y de pronto quiere venir otro segmento más grande que el espacio disponible en memoria principal, de igual forma puede ser creado. Solo que algunas de las páginas a las que hace referencia ese segmento serán guardadas en almacenamiento secundario.
5. El uso de DMA produce una merma en el uso del procesador si los procesos son I/O bound.  
     
   Falso. Depende del modo de transferencia de DMA que se utilice. Si se utiliza transferencia transparente, el DMA entrará en juego solo cuando el procesador no esté utilizando el bus de datos. El procesador seguirá ejecutando instrucciones con normalidad. La transferencia de datos del DMA no será muy alta, pero se elimina la interferencia entre el DMA y el procesador.